

2020年度 高性能計算基盤 (4092)

■ 授業科目基本情報

科目区分	専門科目	教職科目	情報
単位数	1	選択・必修・自由	選択
授業形態	講義	主な使用言語	英語
開講時期	I	履修登録システム	使用する
履修登録期間	2020/04/13~2020/05/22	履修取消期限	2020/05/22

■ 教育プログラム別の履修区分

プログラム名	IS	CB	BS	BN	MS	CP	DS
履修区分	○	○	△	△	△	○	○
コア科目	-	-	-	-	-	-	-
履修方法	・修士論文研究又は特別課題研究を履修する場合は、基盤科目及び専門科目から12単位以上履修すること。 ・課題研究を履修する場合は、基盤科目及び専門科目から14単位以上履修すること。						

■ 授業科目概要

担当責任教員	中島 康彦
担当教員	中島康彦、張任遠
教育目的／学修到達目標	半導体微細化が止まった今、プログラミング言語を機械語命令により「シミュレート」するCPU/GPUには、さらなる性能向上や省電力化を期待することは難しい。従来の高速度技術を学びつつ、今後有望な高速化技術や低電力化技術について学ぶ、ハードウェア技術者/研究者になりたい学生に限らず、ソフトウェア技術者/研究者としてより高性能かつ社会実装可能な低電力計算基盤を必要とする学生が、様々な角度からプログラム実行方式を検討できるようになることを目的とする。
授業概要／指導方針	ILP(スーパスカラ, VLIW), DLP(ベクトル演算機構, GPU), TLP(共有メモリ, 分散メモリ), DSA (FPGA, Systolic Array), approximate computing units (Analog, Stochastic Computing) について、順に学ぶ。

■ 授業計画

[1限目 9:20-10:50] [2限目 11:00-12:30] [3限目 13:30-15:00] [4限目 15:10-16:40] [5限目 16:50-18:20] [6限目 18:30-20:00]

回数	日付 [時間]	担当教員	テーマ	内容
1	4/23 [2]	中島康彦	スーパスカラとVLIW (日本語教科書8章)	互換性と複雑さはトレードオフの関係にある
2	4/27 [2]	中島康彦	ベクトル型アクセラレータとGPU (日本語教科書9章)	さらに並列度を向上させる大規模計算の仕組み
3	5/14 [2]	中島康彦	FPGA (Field Programmable Gate Array)	大量の演算器を制御する方法とは
4	5/21 [2]	中島康彦	DSA (Domain Specific Architecture)	Systolic Arrayアプリケーション
5	6/4 [2]	中島康彦	主記憶共有型システムと分散型システム	主記憶共有型と分散型の長所と短所
6	6/11 [2]	張任遠	Analog Computing	アナログ集積回路により近似計算機構の長所と短所

7	6/18 [2]	張任遠	Stochastic Computing	Stochastic Computingとは
8	6/25 [2]	張任遠	コロナ対応のために、期末試験ではなく、講義+レポートに変更します。	コロナ対応のために、期末試験ではなく、講義+レポートに変更します。

■ 授業日程

[1限目 9:20-10:50] [2限目 11:00-12:30] [3限目 13:30-15:00] [4限目 15:10-16:40] [5限目 16:50-18:20] [6限目 18:30-20:00]

回数	日付	時間	講義室	備考
1	4/23	2	エーアイ大講義室[L1](IS)	http://arch.naist.jp/htdocs-arch3/ppt/ca0604/ca0604e.docx Fill in by handwriting, and send To: naist.report@gmail.com Subject: 4092-xxxxxxx (student ID)
2	4/27	2	エーアイ大講義室[L1](IS)	http://arch.naist.jp/htdocs-arch3/ppt/ca1001/ca1001e.docx Fill in by handwriting, and send To: naist.report@gmail.com Subject: 4092-xxxxxxx (student ID)
3	5/14	2	エーアイ大講義室[L1](IS)	http://arch.naist.jp/htdocs-arch3/ppt/ca1002/ca1002e.docx Fill in by handwriting, and send To: naist.report@gmail.com Subject: 4092-xxxxxxx (student ID)
4	5/21	2	エーアイ大講義室[L1](IS)	http://arch.naist.jp/htdocs-arch3/ppt/ca1003/ca1003e.docx Fill in by handwriting, and send To: naist.report@gmail.com Subject: 4092-xxxxxxx (student ID)
5	6/4	2	エーアイ大講義室[L1](IS)	http://arch.naist.jp/htdocs-arch3/ppt/ca11/ca11e.docx Fill in by handwriting, and send To: naist.report@gmail.com Subject: 4092-xxxxxxx (student ID)
6	6/11	2	エーアイ大講義室[L1](IS)	http://arch.naist.jp/htdocs-arch3/ppt/ca2000/ca2000e.docx Fill in by handwriting, and send To: naist.report@gmail.com Subject: 4092-xxxxxxx (student ID)
7	6/18	2	エーアイ大講義室[L1](IS)	http://arch.naist.jp/htdocs-arch3/ppt/ca2001/ca2001e.docx Fill in by handwriting, and send To: naist.report@gmail.com Subject: 4092-xxxxxxx (student ID)
8	6/25	2	エーアイ大講義室[L1](IS)	http://arch.naist.jp/htdocs-arch3/ppt/ca2002/ca2002e.docx Fill in by handwriting, and send To: naist.report@gmail.com Subject: 4092-xxxxxxx (student ID)

■ テキスト・参考書

テキスト	<p>(1) Computer Architecture A Quantitative Approach ISBN:978-0128119051 (第1回 Chap. C, 第4回 Chap. 4, 第5回 Chap. 7 第7回 Chap. 5, 6)</p> <p>(2) Computer Organization and Design ISBN:978-0-12-407726-3 (第1回 Chap. 4)</p> <p>(3) Speculative Execution in High Performance Computer Architecture ISBN 1-58488-447-9 (第2回 Chap. 5, 6, 7, 8, 9)</p> <p>(4) Embedded Computing A VLIW Approach to Architecture, Compilers, and Tools ISBN 1-55860-766-8 (第3回 Chap. 2, 3, 4, 5, 8, 第6回 Chap. 6)</p> <p>(5) Design for Embedded Image Processing on FPGAs ISBN: 9780470828496 (第5回 Chap. 8)</p>
参考書	<p>OHM大学テキストシリーズ コンピューターアーキテクチャ ISBN:978-4-274-21253-6(電子版あり)</p> <p>https://www.ohmsha.co.jp/book/9784274212536/</p> <p>The Microarchitecture of Pipelined and Superscalar Computers ISBN 978-0-7923-8463-2</p> <p>Speculative Execution in High Performance Computer Architectures ISBN 9781584884477</p>

■ その他

履修条件	特になし
オフィスアワー	Eメールで連絡の上、日時を決める

成績評価の方法と基準	<ul style="list-style-type: none">・5段階(秀・優・良・可・不可)で評価する。・毎回提出のレポート(100%)で評価する。・様々なアーキテクチャの知識の習得を基準とする。
関連科目	特になし
関連学位	工学
注意事項	特になし